Empezando un proyecto con KiCad





Por J. García - abierto.cc

En este documento se va a explicar como crear un proyecto en KiCad, el resultado final será una réplica de la tira de LEDs de abierto.cc

Índice

Índice

Esquema

Abrir KiCad y crear nuevo proyecto.

- Colocado de componentes
- Crear nuevos componentes
- Haciendo las conexiones
- Cómo hacer huellas (footprint) de componentes
- Añadir librerías con footprints
- Asignado de footprints
- Generar archivos para crear PCB

РСВ

Bordes de placa Borde de placa como componente Borde de placa como DXF Agujeros de fijación Colocado de componentes Rooteado Silks Archivos Gerber

1. Esquema

Abrir KiCad y crear nuevo proyecto.



A continuación tendremos que elegir un nombre para el proyecto y un lugar donde va a ser guardado.

Una vez hayamos hecho esto, automáticamente KiCad crea un archivo para la creación del esquema del circuito que queremos fabricar, de extensión ".sch" y otro de en el que vamos a crear el diseño del PCB, de extensión ".kicad_pcb". Ambos cuelgan de un archivo ".pro" El primer paso es crear el esquema del circuito vamos a fabricar, por lo que vamos a empezar por modificar el archivo de extensión .sch.



Para ello, tenemos que abrir Eescheema.



En este momento, el primer paso es darle un nombre a nuestro esquema y seleccionar un tamaño de página, para ello vamos a File -> Page Settings y fijamos el tamaño de la hoja a A4 y le damos un título al esquema: LEDs Strip.

| 😣 🗉 Page | Settings | |
|---------------------------|----------|---|
| P | aper | Title Block Parameters |
| Size: A4 210x 297r | nm ; | Number of sheets: 1 Sheet number: 1 Issue Date |
| Orientation: Landscape | 4 | Revision |
| Custom Size: Height: | Width: | Title LEDs Strip Export to other sheets |
| Layout Preview | | Company abierto.cd Export to other sheets |
| | | Comment 1 Export to other sheets |
| | | Comment3 |
| | | Comment4 |
| | | Page layout description file |
| | | Browse |
| | | Cancelar Aceptar |

Colocado de componentes

Una vez hecho esto, vamos a empezar a colocar los componentes, para este proyecto se necesitan:

- 8 LEDes
- 1 Tira de 9 pines
- 2 Array de resistencias

Para seleccionar el componente que queremos utilizar debemos seleccionar la opción Place Component, en la parte derecha de la pantalla.



A continuación hacer clic en cualquier lugar de la hoja del esquema y saldrá un menú donde buscar los componentes

| 😣 🗊 Choose Component (3179 items l | loaded) |
|--|------------------|
| Filter: | |
| <pre>> 74xx > adc-dac > analog_switches > atmel > audio > cmos4000 > conn > contrib > cypress</pre> | |
| | Cancelar Aceptar |

En este menú buscaremos:

- LED para encontrar los LED que necesitamos y seleccionaremos la opción LED [LED Generic]
- Conn para buscar la tira de pines y seleccionaremos la opción CONN_01x09 [Connector, Single row, 1x09]

Algunas de las acciones más comunes que se pueden hacer con los componentes son:

- Mover (Letra M) : Cambiar la posición de un componente que ya había sido colocado.
- Copiar (Letra C): Copiar componente.
- Editar Referencia (Letra U): Cambiar la referencia que asigna al componente.
- Editar Valor (Letra V): Cambia el valor del componente.
- Footprint (Letra F): Asignar o cambiar el footprint del componente.
- Editar Componente (Letra E): Menú en el que aparecen todas las cosas editables del componente.
- Rotar (Letra R): Girar componente.
- Mirror X (Letra X): Girar el componente en forma de espejo en el eje X
- Mirror Y (Letra Y): Girar el componente en forma de espejo en el eje Y

| V device | |
|---|--|
| | |
| LED_ALT [LED generic, atternativ symbo | |
| LED_ARGB [LED RGB, common anode (pin 1) | |
| LED_CKGB [LED_KGB, Common Cathode] | |
| LED_Dual_2pin [LED dual, 2pin version] | |
| LED_Dual_AAC [LED dual, common cathode] | |
| LED_Dual_AACC [LED dual, 4-pin] | |
| LED Dual ACA [LED dual, common cathode] | |
| LED | |
| | |
| Description | |
| | |
| Keywords | |
| led diode | |
| | |
| | |
| | |

| | Choose Component (3538 items loaded) | |
|--------|---|-----------------------|
| Fill | ter: conn | |
| | CONN_01X03_PALE [Generic Pate Connector, Sing CONN_01X04 [Connector, single row, 01X04 CONN_01X04_FEMLE [Generic Famale Connector, S CONN_01X04_FEMLE [Generic Male Connector, Singl CONN_01X05 [Connector, single row, 01X05, CONN_01X06 [Connector, single row, 01X07, CONN_01X08 [Connector, single row, 01X07, CONN_01X08 [Connector, single row, 01X08, CONN_01X08 [| |
| 2 2- | CONN 01X09 [Connector, Single row, 01X09, | 2 |
| EŽe eŽ | CONN_01X09 Description Connector single row, 01X09, pin header Keywords Connector | <mark>у</mark> с Г |
| | Cancelar Aceptar | |
| | | |

Una vez seleccionados los componentes que necesitamos, los tenemos que colocar en la página construyendo el esquema de conexiones, el resultado debe ser similar al mostrado a continuación:



El componente que nos queda por colocar no tiene un footprint en las librerías de KiCad, para utilizarlo existen dos opciones:

- 1. Utilizar el footprint de un conector de 5 pines, ya que el pitch (distancia entre pines) del array de resistencias que vamos a usar y el del conector es el mismo.
- 2. Crear el componente.

Crear nuevos componentes

En nuestro caso, vamos a crear el componente. Para ello vamos a utilizar el library editor en la parte superior de la pantalla.



Una vez dentro del library editor vamos a seleccionar la opción: "Create a New Component"

. Al seleccionarla, nos aparecerá una ventana en la que le asignaremos a nuestro componente el nombre "ResistorArray" y pulsaremos "Aceptar".

Al hacer esto, en el editor de componentes aparecen el nombre del componentes y la referencia: U?.

A continuación vamos a crear el componente, en primer lugar, vamos a colocar los terminales.

Para ello, pulsamos en "Add pins to component"



De esta forma vamos a añadir los 5 terminales que necesita nuestra red de resistencias, vamos a etiquetar cada terminal con la siguiente nomenclatura:

Empezando un proyecto con KiCad

Sujeto a la licencia Reconocimiento-NoComercial-Compartirlgual 4.0 Internacional de Creative Commons

| Nombre | Número |
|--------|--------|
| GND | 1 |
| R1 | 2 |
| R2 | 3 |
| R3 | 4 |
| R4 | 5 |

| | 😣 💿 🛛 Pin Prog | perties | | | | |
|----------|-----------------------------------|--|-------------------|----------|-------------|--|
| | Pin name: | GND | Name text size: | 1,270 | millimeters | |
| m | Pin number: | 1 | Number text size: | 1,270 | millimeters | |
| 10 | Orientation: | ⊶ Right ‡ | Length: | 5,080 | millimeters | |
| | Electrical type: | ⇒input : | | | | |
| N | Graphic Style: | Hune : | | | | |
| Ā | Sharing Common to Common to | all units in component all body styles (DeMorgan) | <u> </u> | _ (| GND - | |
| | Schematic Proj Visible | perties | | | | |
| 0 | | | | Cancelar | Aceptar | |
| | | | _ | - | _ | |
| + | | | | | | |

Una vez que hemos colocado todos los terminales, vamos a darle forma al componente, esto lo vamos a hacer pulsando en la opción "Add lines and polygons to component body" del menú de

la derecha 🏹.



Sujeto a la licencia Reconocimiento-NoComercial-Compartirlgual 4.0 Internacional de Creative Commons

Con la herramienta de líneas seleccionada, vamos a fijar un punto de inicio y haciendo clic con el botón izquierdo haremos las esquinas del componentes. Para finalizar la forma del componente, haremos doble clic con el botón izquierdo.

Antes de guardar, vamos a añadir al componente una descripción, para hacerlo, nos vamos a

"Edit component properties" en la barra de herramientas superior y añadimos el siguiente texto:

| 8) 🗐 🛛 Pr | operties for R | esistor | Array |
|-----------|-----------------|---------|------------------------|
| Options | Description | Alias | Footprint Filter |
| escriptio | on | | |
| Red de re | esistencias con | termina | al común |
| eywords | | | |
| Resistor | | | |
| | Copy Docu | ment fr | om Parent Browse Files |
| | | | |
| | | | |
| | | | |

Para guardar el nuevo componente, creamos una carpeta de nombre "componentes" en la carpeta contenedora del proyecto. Una vez creada la carpeta, seleccionamos la opción "Save

current component in a new library" del editor. Al clicar en esta opción aparecerá una ventana, en la que tendremos que seleccionar la ruta de la carpeta "componentes" y "Aceptar".

¡Ya hemos creado nuestro array de resistencias!

Llegados a este punto, aparecerá la siguiente ventana emergente, que nos avisa de que para utilizar el componente que acabamos de crear primero tenemos que añadirlo en el proyecto.



Para añadir el componente, ya desde la ventana de Eeschema, vamos a seguir los siguientes pasos:

1. Preferences -> Component Libreries

conexiones. Para ello seleccionamos "Place wire"

- 2. Component library files -> Add (y buscamos "resistorarray.lib" en la ruta de la carpeta "componentes" que anteriormente creamos"
- User defined search path -> Add (al clicar Add nos llevará a la carpeta "componentes"), "Aceptar".

Con estos pasos ya hemos añadido el componente al proyecto y podremos buscarlo tal y como hemos hecho con los demás componentes anteriormente.

Haciendo las conexiones

Con todos los componentes colocados en la pantalla, el siguiente paso es hacer las

BER CONN 01X09

Para terminar con el esquema, lo único que falta es añadir las referencias del circuito "GND",

para ello buscamos en la pestaña de "Place power port" 💳 .



Llegados a este punto, sería buena idea guardar el trabajo realizado.

Terminado el esquemático y antes de empezar con el PCB, tenemos que asignar la referencia que permita distinguir entre cada uno de los componentes que hemos utilizado y asignarles un footprint.

Para asignar la referencia, vamos a pulsar "Annotate schematic components" 223, al pulsar aparecerá una ventana que nos da opciones, de las que se puede seleccionar las que mas adecuadas veamos para nuestro esquema, en este caso vamos a seleccionar:

| 😣 💷 Annotate Schematic | |
|--|-----------------|
| Scope | |
| Use the entire schematic | |
| ○ Use the current page only | |
| ○ Keep existing annotation | |
| Reset existing annotation | |
| Reset, but do not swap any annotated m | ulti-unit parts |
| Annotation Order | |
| ○ Sort components by X position | v |
| Sort components by Y position | \$ |
| Annotation Choice | |
| Use first free number in schematic | |
| ○ Start to sheet number*100 and use first | free number |
| ○ Start to sheet number*1000 and use firs | t free number |
| Dialog | |
| Keep this dialog open | |
| 🞯 Always ask for confirmation | |
| Close Clear Annotation Ann | otate |

Una vez seleccionadas, pulsamos annotate y a continuación, podremos comprobar cómo en las referencias de los componentes que hemos utilizado se ha sustituido el "?" por un número.

Cómo hacer huellas (footprint) de componentes

Antes de asignar el footprint a los componentes que hemos utilizado, vamos a crear el footprint del array de resistencias que hemos creado. Para ello, en la ventana principal de KiCad, vamos





Igual que hicimos a la hora de crear un componente, el primer paso es seleccionar la opción "New Footprint" en la barra de herramientas superior de la ventana. Al seleccionar esta opción, aparece una ventana emergente donde nos pide que le demos un nombre a nuestro footprint, vamos a utilizar el mismo nombre que le dimos al componente: "ResistorArray".

| 😣 🗊 New Fo | otprint | |
|----------------|----------|---------|
| Enter footprin | t name: | |
| ResistorArra | k | |
| | Cancelar | Aceptar |
| | | |

Al pulsar "Aceptar", nos aparecen en la ventana de forma automática dos textos:

- Nombre del componente: ResistorArray (en color amarillo: capa F.FAb)
- Referencia del componente: **ref (en color azul: capa de silk)



A continuación, vamos a colocar los taladros que necesitamos para poder colocar el componente en el PCB, para ello tenemos que conocer la separación entre los pines del componente y el diámetro de las patas del mismo. En nuestro caso vamos a utilizar los siguientes valores:

- Pitch = 2,54 mm
- Diametro = 0,8 mm

Para colocar los taladros, vamos a seleccionar la opción "Add pads" Marte superior de la barra de herramientas lateral derecha del editor de footprints.

Llegados a este punto, tenemos dos opciones:

- Poner el primer pad como punto de referencia del componente
- Poner el centro del componente como referencia

En este caso vamos a elegir la segunda opción porque nos ofrece simetría a la hora de rotar y mover el componente.

Como nuestro footprint tiene 5 pines y vamos a utilizar el centro del componente como referencia, vamos a situar el primer taladro en las coordenadas (0,0).

Empezando un proyecto con KiCad

Para ello, en primer lugar, situamos el taladro en cualquier parte de la pantalla y situando el ratón sobre él, pulsamos la tecla "E" para que nos aparezca la siguiente ventana de características:

| Pad number: 3 | | | Drill | | | |
|-------------------------------------|------------------------------|---------|-------------------|-------------------|------|--|
| Net name: | | | Shape: | Circular hole ‡ | | |
| Pad type: Thr | ough-hole | \$ | Size X: | 0,8 | mm | |
| Shape: Cir | cular | \$ | Size Y: | | mm | |
| Position X: | 0 | mm | Layers Copper: | All copper laye | rs 🛟 | |
| Position Y: Size X: | Position Y: 0 Size X: 1,6 | | Technic | al Layers dhes | | |
| Size Y: | 1,524 | mm | B.Adhes | | | |
| Orientation: | 0 ‡ | deg | F.Paste | | | |
| | 0 | 0.1 deg | B.P | aste | | |
| Shape offset X: | | mm | F.Si | lks | | |
| Shape offset Y: | | mm | B.SI | nKS | | |
| Pad to die length: | 0 | mm | | lask | | |
| Trapezoid delta: | | mm | Dw | gs.User | | |
| Trapezoid direction: Vert. | | | Eco1.User | | | |
| Parent footprint o Rotation: 0,0 | prientation | | Eco | 2.User | | |

En ella vamos a cambiar:

- Pad number : 3
- Position X: 0
- Position Y: 0
- Size X: 1,6 mm (el doble del diámetro del drill, relación que aparece por defecto)
- Drill -> Size X: 0,8 mm.

Una vez colocado el primer componente, vamos a mover los textos que nos aparecieron al principio a un lugar provisional, donde no nos molesten para crear el footprint. Después, procederemos de la misma forma que hicimos con el primer taladro.

| Pad number: 4 | | | Drill | | The second se | |
|----------------------------------|-------------|---------|---------|--------------------|---|---------|
| Net name: | | | Shape: | Circular hole ‡ | | |
| Pad type: T | hrough-hole | \$ | Size X: | 0,8 | mm | |
| Shape: C | ircular | : | Size Y: | | mm | |
| Position X: | 2,54 | mm | Layers | | | |
| Position Y: | 0 | mm | Copper | : All copper layer | s ç | |
| Size X: | 1,6 | mm | F.A | | | |
| Size Y: | | mm | B.Adhes | | | |
| Orientation: | 0 | deg | F.Paste | | | <u></u> |
| | 0 | 0.1 deg | □ B.F | Paste | | |
| Shape offset X: | | mm | □ F.S | ilkS | | |
| Shape offset Y: | | mm | E FA | Mask | | |
| Pad to die lengt | n: 0 | mm | ₩ B.1 | Mask | | |
| Trapezoid delta: 0 | | mm | Dv | vgs.User | | |
| Trapezoid direction: Vert. ‡ | | | Ec | o1.User | | |
| Parent footprin Rotation: 0,0 | orientation | | Ec | o2.User | | |
| Board side: Fro | ntside | | | | | |

Los taladros 2 y 4, estarán a la misma distancia del centro: -2,54mm y 2,54mm respectivamente.



Los taladros 1 y 5, estarán al doble de separación que el 2 y el 4, es decir, 2,54*2 = 5,08mm



Como se puede apreciar en la imagen anterior, el taladro 1 tiene diferente huella que los demás, hacemos esto para diferenciar de una forma clara cuál es la pata número 1 del componente, que en este caso, corresponde con el terminal común del array de resistencias. Para cambiar la forma de la huella, solo tenemos que cambiar el "Shape" como se ve en la siguiente imagen:

| General Local Clear Pad number: 1 Net name: Pad type: Throu Shape: Recta Position X: Position Y: Size X: Size Y: Orientation: | ance and Settings ugh-hole ingular -5,08 0 1,6 1,6 0 2 0 | ¢) mm mm mm mm deg 0.1 deg | Drill Shape: Ci Size X: Q, Size Y: Q Layers Copper: Technical F.Adh B.Adh B.Adh B.Pasl B.Pasl | rcular hole : B All copper layers Layers es tes te te | mm | |
|---|---|--|--|--|----|--|
| Shape offset Y: Pad to die length: Trapezoid delta: Trapezoid direction: Parent footprint ori Rotation: 0,0 Board side: Front si | 0 0 Vert. : | mm mm mm | B.Silk! F.Masi B.Masi Dwgs. Eco1.1 Eco2.1 | S k .User User User | | |

A la hora de diseñar circuitos, es una buena práctica, que el terminal común o negativo de los componentes coincida con el PAD cuadrado o diferente del footprint, esto nos facilitará su colocación a la hora de soldarlos.

El siguiente paso en la creación del footprint es dibujar el perímetro del componente, para ello

vamos a seleccionar la opción "Add graphic line or polygon" del menú de la derecha v vamos a dibujar un rectángulo alrededor de los taladros que hemos colocado. Antes de empezar a dibujar, tenemos que seleccionar la capa sobre la que queremos que situar el polígono, vamos a seleccionar, en primer lugar "F.SilkS":



Y una vez que tengamos el rectángulo en F.SilkS, vamos a repetir el paso en la capa "F.FAb"



Conviene, que el rectángulo que hemos dibujado se aproxime lo máximo posible al tamaño real del componente que vamos a utilizar, de este modo, nos ayudará a saber cómo de cerca podremos colocar otro componente a la hora de crear nuestro PCB.

Llegados hasta aquí podemos aproximar los textos al componente para que no estén muy lejos de él y nos sirvan como referencia a la hora de colocarlo en PCB.

Para terminar, solo tenemos que guardarlo. Para ello, vamos a utilizar la opción "Create new

library and save current footprint" in en el menú superior del editor.

Al pulsar, nos aparecerá una ventana emergente que nos pedirá un destino y un nombre para nuestra librería. En este punto, recordar, que si guardamos la librería en una carpeta y posteriormente la cambiamos de sitio, no podremos volver a usarla a menos que la volvamos a añadir, de modo que, se recomienda guardarla en una carpeta específica para librerías que no vaya a ser movida.

| 😣 🗊 Select Footprint Library F | older |
|---|--|
| The footprint library is a fold Footprints are .kicad_mod fi | der with a name ending with .pretty les inside this folder. |
| Path base: | |
| Eutorial | : |
| Library folder (.pretty will be addec | l to name, if missing) |
| ArrayResistor | |
| | |
| | Cancelar Aceptar |

Una vez seleccionado el nombre y el destino seleccionamos "Aceptar" y ya tenemos el foprint para nuestro componente. Ahora solo queda añadirlo para que pueda ser usado.

Añadir librerías con footprints

A medida que vayamos diseñando PCB, iremos utilizando diferentes componentes, cuyos footprints no siempre van a estar incluidos en las librerías básicas de KiCad. Es posible que tengamos que crear nuevas librerías o que encontremos librerías con múltiples componentes que contengan lo que necesitamos. Para poder utilizarlas tenemos que añadirlas a nuestros proyectos. Para ello, vamos a seguir los siguientes pasos:

Abrimos PCBnew en la ventana principal de KiCad siguiente ruta: Preferences -> Footprint Libraries Wizard.

En la pantalla emergente que aparece, clicamos "Next" y a continuación buscamos la carpeta donde hemos guardado nuestra librería.

Cuando hayamos seleccionado la carpeta correspondiente, clicamos "Next". Si la librería es válida, en la siguiente ventana aparecerá un "OK" en la casilla de "Status", solo nos restará



. Una vez abierto, seguimos la

J. García - abierto.c

hacer click en "next" e indicar si queremos añadir la librería de forma global o solo para este proyecto y clicar en "finish".

Hecho esto, podemos utilizar el footprint que hemos creado en nuestros proyectos.

La secuencia de pasos descrita se muestra en las siguientes 4 imágenes:



| 😣 🗊 🗛 | dd Footprint Libraries Wiz | ard | | | |
|--|----------------------------|-------------------|---------------|---------|----------|
| | Review and confirm the c | hanges to the li | braries: | | |
| and the second s | Library | | Status | Format | |
| | ArrayResistor | | ок | KiCad | |
| | | | < Back | Next > | Cancelar |
| | | | Udek | Inche > | |
| | | | | | |
| | d Footorint Libraries Wiz | ard | | | |
| | | | | | |
| | Where do you wish the ne | ew libraries to b | e added: | | |
| | To global library config | guration (visible | e by all proj | ects) | |
| | ○ To the current project | only | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | | | |
| | | | < Back | Finish | Cancelar |

Asignado de footprints

Para asignar footprint a los componentes utilizados seleccionamos: "Run CvPcb to asociate components and footprints".



En la ventana que aparece a continuación, vamos a asignar los siguientes footprints a los componentes:

| Componente | Footprint |
|-----------------------|---|
| LED | LEDs: LED_5.00mm |
| Array de resistencias | ArrayResistor (footprint que acabamos de crear) |
| Conector | Pin Headers: Pin_Header_Straight_1x09_Pitch2,54mm |

| 🖄 🚇 🖳 🌩 🚧 🏘 | i 🛱 (| 888, 888, e/# e/L | | |
|------------------------------|-------|----------------------|---|-------------------------------|
| AV_Conn | 1 | D1 - | LED : LEDs:LED_D5.0mm | 1 ArrayResistor:ResistorArray |
| Air_Coils_SML_NEOSID | 2 | D2 - | LED : LEDs:LED_D5.0mm | |
| ArrayResistor | 3 | D3 - | LED : LEDs:LED_D5.0mm | |
| Buttons_Switches_SMD | 4 | D4 - | LED : LEDs:LED_D5.0mm | |
| Buttons_Switches_ThroughHole | 5 | D5 - | LED : LEDs:LED_D5.0mm | |
| Buzzers_Beepers | 6 | D6 - | LED : LEDs:LED_D5.0mm | |
| Capacitors_SMD | 7 | D7 - | LED : LEDs:LED_D5.0mm | |
| Capacitors_Tantalum_SMD | 8 | D8 - | LED : LEDs:LED_D5.0mm | |
| Capacitors_ThroughHole | 9 | J1 - | CONN_01X09 : Pin_Headers:Pin_Header_Straight_1x09 | |
| Choke Axial ThroughHole | 10 | U1 - | ResistorArray : ArrayResistor:ResistorArray | |
| Choke_Common-Mode_Wurth | 11 | U2 - | ResistorArray : ArrayResistor:ResistorArray | |
| Choke_Radial_ThroughHole | | | | |
| Choke_SMD | | | | |
| Choke Toroid ThroughHole | | | | |
| ComponentesVarios | | | | |
| Connect | | | | |
| Connectors Molex | | | | |
| Converters DCDC ACDC | | | | |
| Crystals | | | | |
| Diodes SMD | | | | |
| Diodes ThroughHole | | | | |
| Discret | | | | |
| Display | | | | |
| Displays 7-Segment | | | | |
| Divers | | | | |
| ESP01 | | | | |
| EuroBoard Outline | | | | |

Cuando hayamos asignado footprint a todos los componentes guardamos y cerramos.

Empezando un proyecto con KiCad

Sujeto a la licencia Reconocimiento-NoComercial-Compartirlgual 4.0 Internacional de Creative Commons

Generar archivos para crear PCB

De vuelta en Eeschema, tenemos que generar una NETLIST, que será utilizada para establecer las conexiones entre componentes en el PCB, y también un archivo BOM o "Bill Of Materials" en el que se lista cada uno de los componentes que hemos utilizado.

Para generarlos, en primer lugar vamos a pulsar sobre la pestaña "Generate Netlist" y vamos a seguir los siguientes pasos:

- 1. Generate
- 2. Guardar

Esto creará un archivo con el nombre de nuestro proyecto y extensión .net en la carpeta contenedora.

En segundo lugar vamos seleccionar la pestaña "Generate Bill of materials and/or cross references". Para generar el BOM nos hace falta añadir un plugin en la ventana que aparece. Para generar dicho plugin:

- 1. Clicamos en Add Plugin
- 2. Buscar el plugin de nombre : "**bom2csv**" en la ruta /usr/lib/kicad/plugins/
- 3. Sustituir el texto que aparece por defecto en el recuadro Command Line por: xsltproc -o " %O.csv" "/home/<user>/kicad/eeschema/plugins/bom2csv.xsl" " %I"
- 4. Generate.

Al seguir estos pasos se van a generar archivos en la carpeta contenedora con extensión .xml y .csv

A continuación, guardamos nuestro esquema y estamos listos para empezar a diseñar nuestro PCB.

2. PCB

Para empezar con la edición de nuestro PCB, tenemos que abrir, desde la ventana principal de



Igual que hicimos con el esquema, el primer paso en la creación del PCB, es darle un nombre y seleccionar un tamaño de página, para ello vamos a **File -> Page Settings** y fijamos el **tamaño** de la hoja a **A4** y le damos un **título** al esquema: **LEDs Strip.**

Bordes de placa

A continuación tenemos que delimitar el espacio en el que vamos a fijar los componentes, es decir, delimitar los bordes de nuestra placa. En caso de que queramos una placa con una forma básica, se puede crear desde el editor de PCB (PCBNew).

Para ello tenemos que seleccionar la capa Edge.Cuts y la opción "Add graphic line or polygon".



Para diseños de bordes de placa más elaborados y, por tanto, difíciles de hacer utilizando el método anterior, existen otras opciones.

A continuación vamos a explicar dos formas diferentes de añadir a PCBNew un borde de placa creado con **inkscape**.

Borde de placa como componente

En primer lugar, vamos a explicar cómo convertir la forma creada en inkscape en un componente de PCBNew. Para ello vamos a utilizar un script hecho en python disponible en: <u>https://github.com/mtl/svg2mod</u>. Es necesario que aclaremos, que con este script no solo se pueden generar bordes de placa, sino que se puede crear cualquier tipo de componente que necesitemos utilizar en PCBNew.

Para más información de cómo utilizar el script consultar el Readme de Github. El proceso de creación de un borde de placa utilizando éste método es el siguiente:

1. Creación de la forma utilizando Inkscape



Es muy importante que todos los elementos que utilicemos para crear la forma de placa sean **trayectos**, de lo contrario, el script no actuará sobre ellos. Para convertir un objeto a trayectos tenemos que ir a:

Trayecto -> Objeto a trayecto (Ctrl+Mayus+C)

Como queremos que la forma que hemos creado nos sirva de borde de placa, la vamos a colocar en una capa llamada Edge.Cuts y a continuación guardamos el archivo con el nombre "leds_dim.svg" en una carpeta llamada "silks" dentro de la carpeta contenedora de nuestro proyecto.

2. Ubicación del script

Una vez que tenemos la forma creada, tenemos que descargar el script mencionado de github y descomprimirlo. En la carpeta que se genera al descomprimirlo tenemos que situar una copia del archivo "leds_dim.svg".

3. Generar Componente para PCBNew (componente.mod)

Abrimos el terminal de nuestro ordenador y accedemos desde él a la carpeta generada al descomprimir el archivo descargado de Github con el terminal.

Una vez en dicha carpeta, utilizamos los siguientes comandos para generar el componente: **python svg2mod.py -i leds_dim.svg -p 1 -f 0.94** (hemos llegado a esta configuración probando diferentes combinaciones que hemos obtenido del archivo Readme del script, son los que a nosotros nos funcionan, no quiere decir que sean válidos para todo el mundo, os invitamos a que probéis otras configuraciones) Una vez ejecutado el script, en la carpeta donde hemos copiado el archivo "leds_dim.svg" aparecerá un un archivo con el mismo nombre, pero con extension ".mod". Este archivo es el componente que contiene la forma de placa que hemos generado en Inkscape y que nos va a servir de forma de placa en PCNew.

4. Añadir componente a PCBNew

Antes de añadir el componente a PCBNew es necesario saber que tenemos que situar el archivo ".mod" en un lugar fijo, es decir, si añadimos el componente a PCBNew y posteriormente cambiamos la ubicación del archivo .mod, el componente en PCBNew dejará de ser utilizable.

Para evitar que esto suceda, una solución puede ser: Crear una carpeta para componentes en "Mis documentos" en la que añadamos todos los componentes que vayamos creando.

Con el archivo.mod en una su ubicación final, los pasos a seguir para añadir el componente a PCBNEW son:

1. Abrir "Add footprint libraries wizard" en la pestaña "Preferences"



2. Ir a la ruta donde se encuentra el archivo.mod



3. Comprobación de que el archivo se ha creado correctamente

| e ac | ld Footprint Librarie Review and confirm | es Wizard the changes to the | libraries: | |
|------|---|---------------------------------|------------|-----------------|
| | Library | | Status | Format |
| | leds_dim | | OK | Legacy |
| | | | | |
| | | | < Back | Next > Cancelar |

Si en esta ventana el estado no es OK, el componente se habrá creado mal y habrá que repetir el proceso de creado del componente.

4. Añadir el componente solo para este proyecto



En este caso, como se trata de un componente que contiene la forma de esta placa concretamente, vamos a añadir el componente para que solo sea visible en este proyecto. En función del componente que creemos, se pueden añadir de forma global, y de esta forma, que sea accesible desde cualquier proyecto que creemos.

5. Encontrar componente

Ya tenemos el componente disponible para ser utilizado en PCBNew, solo nos queda encontrarlo, para ello vamos a utilizar la opción "Add footprints"



Y en esta ventana seleccionamos "Select by Browser" Ya solo nos queda buscar en el menú de la izquierda el nombre de nuestro componente y cuando lo encontremos, hacer doble click sobre él en el menú central.

| File View Help | | |
|----------------------------|---------------|------------------|
| | e e e e f 👔 🖡 | |
| Sockets_MOLEX_KK-System | svg2mod | svg2mpd |
| Sockets Mini-Universal | svg2mod-rev | |
| Sockets WAGO734 | | |
| Switch | | |
| Symbols | | |
| TO SOT Packages SMD | | |
| TO SOT Packages THT | | |
| Terminal Blocks | | |
| Transformers CHK | | |
| Transformers SMPS ThroughH | lole | |
| Transistors OldSowjetAera | | |
| Valves | | |
| Varistors | | |
| Wire Connections Bridges | | |
| Wire Pads | | |
| amp dim | | |
| amp serial | | |
| ampli dim | | |
| ampli serial | | |
| conn df13 | | |
| hirose conn df13 | | |
| jack audio | | |
| leds dim | | |
| logos | | |
| pata | | |
| pth Resistors | | G ^{***} |
| user molex | | |

Borde de placa como DXF

En segundo lugar, vamos a importar la forma de placa que hemos creado anteriormente en inkscape como un archivo DXF en PCBNew.

Para ello, los pasos que tenemos que seguir son los siguientes:

 Exportar el archivo de KiCad como un archivo DXF, para ello vamos a: Archivo -> Guardar Como

Aquí indicamos el nombre que le vamos a dar a nuestro archivo y en la extensión, tenemos que seleccionar la opción .dxf.

| Q Buscar 3,7 kB 15:32 Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de arc Image: Sistema de | Lugares | Nombre | | Tamaño | Modificado |
|---|--|--|-------------------|-------------|-------------|
| jose Escritorio Sistema de arc itemplates Documentos Música Imágenes Vídeos Descargas | Q Buscar ② Usados recient | board_dim.dxf | | 3,7 kB | 15:32 |
| Documentos Música Imágenes Vídeos Descargas | is jose ■ Escritorio ■ Sistema de arc ■ templates | | | | |
| Descargas | Documentos Música Imágenes Vídeos | | | | |
| | Descargas | | | | |
| | 🖌 Añadir la extensió | n del archivo automáticamente minar | Plóter de corte d | de escritor | io (AutoCAD |
| Añadir la extensión del archivo automáticamente Plóter de corte de escritorio (AutoCAD Activar vista preliminar | | | L | | (|

A continuación pulsamos "Guardar" y nos aparecerá una ventana emergente, donde seleccionaremos las siguientes opciones:

| 🥑 usar el tipo de sali | ida spline ROBO-Master | |
|------------------------|-------------------------|---|
| 🔲 usar el tipo de sali | ida de línea LWPOLYLINE | |
| Unidad base mm | | ÷ |
| Codificación de caract | eres Latin 1 | ÷ |
| Layer export selection | All (default) | ÷ |
| Layer match name | | |

 Una vez que tenemos nuestro archivo DXF, todavía no podemos añadirlo a KiCad, porque, el archivo que inkscape genera es R14 y KiCad permite importar R12, por lo que tendremos que transformar el archivo generado. Para ello, vamos a utilizar librecad, (<u>http://librecad.org/cms/home.html</u>). Con este programa vamos a convertir el archivo en el formato adecuado en pocos pasos:

Abrimos librecad y vamos a la ruta:

File -> Open y seleccionamos el archivo que hemos creado con inkscape.

| - | - | s. | * | 3 | A. | A a | × | - + + d | : 🍕 : 🗋 🗋 🖉 🕻 | S 🔒 😫 : | < | 6 A | XE | Ê. | 000000000000000000000000000000000000000 | 4 | C 🗗 | - 6 🕅 » |
|-----|----------------|--------|-----|------|-------|-----|----|------------------|----------------------------------|-------------|-----------|------------|---------|----|---|---|-------|------------------|
| = | By La | iyer | :)(| — Ву | Layer | • | Ву | Layer 🛟 | | | | | | | | | | |
| | | e | | | | | | | unnamed documen | it 1 | | | | | | | | 🚺 Layer List 🛛 🗷 |
| ~ | 7 | | | | | | | | | | | | | | | | | |
| 0 | 0 | | | | | | | 😣 🗊 🛛 Open Dra | wing | | | | | | | | | * |
| | 00 | | | | | | | Look in: | /home/jose/Escritorio/tutorial/s | silks 🛟 📢 | \$ | ~ 🗟 | | | | | |) 🖨 🗰 0 |
| 0.0 | | - 455 | | | | | | Computer | Name | ▼ Siz | ze | Туре | Date M | | | | | |
| AT | A | -03 | | | | | | jose | board_dim.dxf | | 3 KB | dxf File | 27/7/11 | | | | | |
| | 10 | -13 | | | | | | | | | | | | | | | | |
| (A) | 10-04 11-11 | -23 | | | | | | | | | | | | | | | | |
| 5 | 5 | - | | | | | | | | | | | | | | | | Block List |
| | | - | | | | | | | | | | | | | | | | |
| | | 433 | | | | | | | | | | | | | | | | |
| | | - 43 | | | | | | | (•(| | |) |))) | | | | | |
| | | -63 | | | | | | File name: | | | | | Open | | | | | |
| | | | | | | | | Files of type: D | rawing Exchange (*.dxf) | | | • | Cancel | | | | | 2 |
| | | | | | | | ÷ | | n an an an | a); a); a); | | | | | | | | |
| | | | _ | _ | _ | _ | | | | | | | | | _ | | 10/10 | |
| | | N N | | | | | | | | | | | | | | | | |
| | | Col | mma | nd: | | | | | | | | | | | | | | Clear |

Cuando lo hayamos abierto, aparecerá nuestra forma de placa en la pantalla. Vamos a continuar seleccionando todo el dibujo y a continuación vamos a: Modify -> Explode.

 Para finalizar, vamos a guardar nuestro borde de placa en el formato correcto: File -> Save as



Aquí tenemos que seleccionar la opción DXF R12.

Con estos tres pasos ya tenemos lo necesario para poder añadir el borde de placa en PCBNew como DXF. Para añadirlo, solo tenemos que ir a la ruta:

File -> Import -> DXF Files

| agon [reas_onniox | | | |
|---|---------------|---------|-----------|
| Lugares | Nombre | Tamaño | Modificad |
| 🕽 Buscar | board_dim.dxf | 9,2 kB | 15:44 |
| Usados recient | leds_dim.dxf | 72,9 kB | 15:54 |
| Música Imágenes Vídeos Descargas | | | |
| | | | |

Aquí seleccionamos el archivo deseado, y al pulsar "Aceptar" no saldrá una ventana similar a la siguiente:

| Place DXF origin (0,0) point: O Center of page | X Position: 190 | | | |
|---|-----------------|--|--|--|
| O Upper left corner of page | Y Position: 97 | | | |
| O Center left side of page | | | | |
| O Lower left corner of page | Units: mm - | | | |
| User defined position | | | | |

En ella, tenemos que seleccionar la capa "Edge.Cuts", porque es un borde de placa (en caso de que fuese un silk u otro tipo de archivo podríamos seleccionar la capa correspondiente en "layers") y donde y como queremos importarla, en este caso, hemos elegido definir el punto donde se va a posicionar.

Al pulsar aceptar, el borde de placa quedará importado.

Existe más información acerca de cómo crear este tipo de archivos e importarlos en KiCad en el capítulo 6 del manual de KiCad. (http://kicad-pcb.org/help/documentation/)

Agujeros de fijación

Ahora que tenemos delimitados los bordes de la placa, vamos a colocar los agujeros que servirán para poderla anclar a otra superficie.

Para ello vamos a buscar un componente llamado: SolderWirePad_single_xxmmDrill, donde "xx" es el tamaño del dril. En este caso no es importante el diámetro que elijamos, puesto que lo vamos a modificar.

| 🖾 🔛 🖉 🕑 📖 🔍 | ९ 🕫 🖟 🐺 🔹 | |
|-------------------------------|-----------------------------------|---------------------------------|
| Sockets_MOLEX_KK-System | SolderWirePad_2x_2-5mmDrill | |
| Sockets_Mini-Universal | SolderWirePad_2x_2mmDrill | |
| Sockets_WAGO734 | SolderWirePad_3x_0-8mmDrill | |
| Switch | SolderWirePad_3x_1-2mmDrill | |
| Symbols | SolderWirePad_3x_1-5mmDrill | |
| TO_SOT_Packages_SMD | SolderWirePad_3x_1mmDrill | |
| TO_SOT_Packages_THT | SolderWirePad_3x_2-5mmDrill | |
| Terminal_Blocks | SolderWirePad_3x_2mmDrill | |
| Transformers_CHK | SolderWirePad_4xInline_0-8mmDrill | DEE** |
| Transformers_SMPS_ThroughHole | SolderWirePad_4xInline_1-2mmDrill | K E F and |
| Transistors_OldSowjetAera | SolderWirePad_4xInline_1-5mmDrill | |
| Valves | SolderWirePad_4xInline_1mmDrill | |
| Varistors | SolderWirePad_4xInline_2mmDrill | |
| Wire_Connections_Bridges | SolderWirePad_4xSquare_0-8mmDrill | |
| Wire_Pads | SolderWirePad_4xSquare_1-2mmDrill | |
| amp_dim | SolderWirePad_4xSquare_1-5mmDrill | |
| amp_serial | SolderWirePad_4xSquare_1mmDrill | SolderWirePad single 1-5mmDrill |
| ampli_dim | SolderWirePad_4xSquare_2-5mmDrill | |
| ampli_serial | SolderWirePad_4xSquare_2mmDrill | |
| conn_df13 | SolderWirePad_4xinLine_2-5mmDrill | |
| hirose_conn_df13 | SolderWirePad_single_0-8mmDrill | |
| jack_audio | SolderWirePad_single_1-2mmDrill | |
| leds_dim | SolderWirePad_single_1-5mmDrill | |
| logos | SolderWirePad_single_1mmDrill | |
| pata | SolderWirePad_single_2-5mmDrill | |
| pth_Resistors | SolderWirePad_single_2mmDrill | |
| user_molex | SolderWirePad_single_SMD_5x10mm | |

Para modificarlo, situamos el ratón en encima del componente y pulsamos la tecla "E".

| | 2 | | Drill | |
|-------------------|-------------|-----|---------------------------|---|
| Pad number: 1 | | | Shape: Circular hole * | |
| Net name: | | | | |
| Pad type: T | hrough-hole | \$ | Size X: 3,5 m | m |
| Shape: C | ircular | : | Size Y: 3 | m |
| Position X: | 165,735 | mm | Layers | |
| Position Y | 103 632 | mm | Copper: All copper layers | |
| Size X: | 3.5 | mm | Technical Layers | |
| Size Y: | 4.0005 | mm | | |
| Orientation: | 0 | dea | E.Paste | |
| orientation | | | B.Paste | |
| Shape offset Y | | mm | □ F.SilkS | |
| Shape offset V | | | □ B.SilkS | |
| Dad to dia longth | . 0 | | 🗹 F.Mask | |
| | . 0 | | 👿 B.Mask | |
| irapezoid delta: | | mm | Dwgs.User | |
| Trapezoid direct | ion: Vert. | | Eco1.User | |
| Parent footprint | orientation | | Eco2.User | |
| Board side: Fro | ntside | | | |

En la ventana que se abre, vamos a modificar la medida del drill y la vamos a fijar en 3,5mm. y la del shape del mismo valor.

Una vez seleccionado el tamaño, vamos a situar el componente. Para ello, podemos modificar las coordenadas en la ventana en la que hemos modificado el componente, o bien,

"arrastrarlo" y situarlo con el ratón, para lo cual, necesitamos situar el ratón encima del componente y pulsar la tecla "M".

Operaremos de la misma forma con el otro taladro.



Colocado de componentes

Situados los taladros para fijar la placa, vamos a empezar con la colocación de los componentes y el trazado de las pistas. Para ello necesitamos leer la Netlist que hemos creado anteriormente en Eeschema: Pulsamos sobre el icono Netlist y la importamos presionando "Read Current Netlist".



Con ésto, nos aparecerán todos los componentes que hemos utilizado anteriormente para crear el esquemático unidos por finas líneas, que marcan las conexiones entre ellos. En primer lugar, vamos a colocar los LED. Para ello, vamos a fijar una distancia de separación aproximadamente 7mm.



Cuando hemos colocado los dos LEDES centrales, para colocar el resto solo tenemos que conocer las coordenadas "x" e "y" de uno de ellos. Conocidas situaremos el ratón encima del siguiente LED a colocar y pondremos la misma coordenada "y" que el LED ya posicionado y la coordenada "x" sumándole 7mm.

En esa misma ventana, también hay que modificar la orientación de los LEDES, que será de -90°.

| 🖲 🗊 Footprint | Propertie | s | | | 😣 💿 🛛 Footprint P | Propertie | 25 | | |
|---|-----------|--|---|---------------|----------------------------------|--|---|--|---------------|
| Properties 3D s | ettings | | | | Properties 3D s | ettings | | | |
| Reference | | Change Footprint(s) | | | Reference | | Change Foo | tprint(s) | |
| /alue | | Footp | rint Editor | | D3 Value | Edic | Footprint | Editor | |
| LED | Edit | Attributes | Move and Place | | LED | Edit | Attributes | Move and Place | |
| Board Side Front Back | | Normal Normal+Insert Virtual | Free Lock pads Lock footprint | | Board Side Front Back | | Normal Normal+Insert Virtual | Free Lock pads Lock footprir | nt |
| Rotation Auto Place 0.0 Rotate 90 degrees +90.0 0 ● -90.0 0 180.0 0 | | Rotate 180 degree: 0 0 0 | Rotate 180 degrees 0 0 0 10 | | | Auto Place Rotate 90 degrees 0 0 0 0 10 0 | | rees | |
| Other Rotation (in 0.1 d 2700 | legrees): | Pad connection to zone Set clearances to (| es: Use zone setting D to use global valu | ÷ | Rotation (in 0.1 d | egrees): | Pad connection to zones: Set clearances to 0 to | Use zone settin | ng : alue |
| Position X 152,23756 | mm | Pad clearance: | 0 | ım | Position X 145,23756 | mm | Pad clearance: | 0 | m |
| Y 84 Sheet path: /593A663F | mm | Solder mask clearance: Solder paste clearance Solder paste ratio clear | 0 r -0 r rance: -0,000000 9 | 1m 1m 5 | Y 84 Sheet path: /593A673B | mm | Solder mask clearance: Solder paste clearance: Solder paste ratio clearance | 0 -0 :e: -0,000000 | nn mr % |

Procediendo de la misma forma con los demás LEDES restantes, llegaremos a una placa de estado similar a este:



Como se ve en el renderizado 3D (View->3D Viewer o Alt+3), los LEDEs no están pegados a la placa, esto se puede corregir situando el ratón encima del LED y pulsando la tecla "E". En la

ventana que aparece, seleccionamos la opción "3D settings" y dentro de esa pestaña, modificamos el valor del offset en el eje Z.

| 101 | so sectings | |
|------------|-------------------------------------|------------------|
| BD S | Shape Name | |
| LEI | DS.SUSHapes/LED_DS.OHIM.wrt | |
| | | |
| | | |
| | | |
| Def | ault Path (from KISYS3DMOD environm | ent variable) |
| /us | sr/share/kicad/modules/packages3d/ | |
| 3D | Scale and Position | |
| Sha x. | ape Scale: | |
| <i>n</i> . | 0,393701 | |
| Y: | 0,393701 | |
| z: | 0.393701 | |
| ch | and Officet (inch): | |
| X: | | Add 3D Shape |
| | 0,00000 | Remove 3D Shape |
| Y: | 0,000000 | Edit Filename |
| Z: | -0,120000 | |
| Sha | ape Rotation (degrees): | |
| X: | 0,000000 | |
| Y: | 0,000000 | |
| Z: | 0,000000 | |
| | | Cancelar Aceptar |
| | | Concessi Creepen |



Del mismo modo que con los LEDES procedemos a colocar el resto de componentes que nos quedan.





Rooteado

Para rootear la placa vamos a seleccionar la opción "Add tracks and vias". Esto nos va a permitir crear pistas de conexión entre los diferentes componentes, pero antes de empezar con las vías, tenemos que definir el tamaño de las mismas en: Design Rules -> Design Rules Editor -> Global Design Rules. En esta pestaña, vamos a poner un tamaño de pista de 0,4mm.

| et Class | es Editor | lobal Design Rules | | | | |
|--|--|---|---|--|-----|--|
| Via Options: | | Minimum Allowed Values: | | | | |
| Blind/b | Blind/buried Vias: Do not allow blind/buried vias | | Min tra | Min track width (mm): | | |
| O Allo | w blind/buri | ed vias | Min via | diameter (mm): | 0,4 | |
| Micro | /ias: | | Min vi | a drill dia (mm): | 0,3 | |
| Do r | not allow mic | ro vias | Min uvia | diameter (mm): | 0,2 | |
| O Allo | w micro vias | | Min uvi | Min uvia drill dia (mm): 0.1 | | |
| Custom Drill val | Via Sizes: ue: a blank of | Specific via diama can be used to re on demand, for a 0 => default Netclass | eters and track wid place default Neto rbitrary vias or tra Custom T value | ths, which lass values ck segments. rack Widths: | 0,1 | |
| Custom Drill val | Via Sizes: ue: a blank or Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass | eters and track wid place default Netc rbitrary vias or tra value | dths, which lass values ck segments. rack Widths: Width | 0,1 | |
| Custom Drill val Via 1 | Via Sizes: ue: a blank or Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass v Drill | eters and track wi place default Neto rbitrary vias or tra value | dths, which lass values ck segments. rack Widths: Width 0,400 | 0,1 | |
| Custom Drill val Via 1 Via 2 Via 3 | Via Sizes: ue: a blank or Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass v Drill | eters and track wie place default Netch rbitrary vias or tra value Track 1 Track 2 Track 3 | Iths, which lass values ck segments. rack Widths: Width 0,400 | 0,1 | |
| Custom Drill val Via 1 Via 2 Via 3 Via 4 | Via Sizes: ue: a blank oi Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass v Drill | eters and track wie place default Netc rbitrary vias or tra Custom T value Track 1 Track 2 Track 3 Track 4 | Iths, which lass values ck segments. rack Widths: Width 0,400 | 0,1 | |
| Custom Drill val Via 1 Via 2 Via 3 Via 4 Via 5 | Via Sizes: ue: a blank oi Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass v Drill | eters and track wie place default Nets rbitrary vias or tra Custom T value Track 1 Track 2 Track 3 Track 4 Track 5 | Iths, which lass values ck segments. rack Widths: Width 0,400 | 0,1 | |
| Custom Drill val Via 1 Via 2 Via 3 Via 4 Via 5 Via 6 | Via Sizes: ue: a blank or Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass 1 Drill | eters and track wie place default Netc rbitrary vias or tra Custom T value Track 1 Track 2 Track 3 Track 4 Track 5 Track 6 | Iths, which lass values ck segments. rack Widths: Width 0,400 | | |
| Custom Drill val Via 1 Via 2 Via 3 Via 4 Via 5 Via 6 Via 7 | Via Sizes: ue: a blank or Diameter | Specific via diame can be used to re on demand, for a 0 => default Netclass 1 Drill | eters and track wie place default Netc rbitrary vias or tra Custom T value Track 1 Track 2 Track 3 Track 4 Track 5 Track 6 Track 7 | Iths, which lass values ck segments. rack Widths: Width 0,400 | | |

Teniendo el tamaño de pistas deseado, procedemos con el rooteado de la placa.



Para seleccionar la capa de la placa en la que queremos situar la pista, cambiamos la selección de la capa en el menú de capas de la derecha.

En caso de que necesitemos hacer una vía, podemos pulsar la letra "V" mientras se está haciendo una pista, o hacer "click" con el botón derecho del ratón y seleccionar la opción "place through via".

 Empezando un proyecto con KiCad
 J. García - abierto.cc

 Sujeto a la licencia Reconocimiento-NoComercial-Compartirlgual 4.0 Internacional de Creative Commons

Vamos a rootear todas las pistas, exceptuando las pistas de masa "GND".



Para rootear las pistas que quedan, que son las pistas de GND, vamos a crear planos de masa seleccionando la opción "Add filled zones".

Después, haremos "click" en cualquier parte de la pantalla y aparecerá la siguiente ventana:

| _ayer: | Net: | | | Net Filtering | | | |
|-----------------------------|---|---|-----------------------|------------------------|--|--|--|
| F.Cu | <no net=""></no> | | D | Display: | | | |
| B.Cu | GND | | 5 | Show all (pad count) 🛟 | | | |
| | Net-(D1-F Net-(D2-F Net-(D2-F Net-(D2-F Net-(D3-F Net-(D3-F Net-(D4-F | Pad1) Pad2) Pad2) Pad2) Pad1) Pad2) Pad2) | | H Vi | idden net filter: Het* isible net filter: Apply Filters | | |
| Settings | | | | | | | |
| Clearance (| mm): | Pad connection: | Priority level: | | Outline slope: | | |
| 0,15 | J | Thermal relief ‡ | 0 | | Arbitrary | | |
| Minimum width (mm): 0,15 | | Thermal Reliefs Antipad clearance (mm): | Fill mode: Polygon | | Outline style: | | |
| Corner smo | oothing: | 0,508 | Segments / 260 | dear | | | |
| None | \$ | Spoke width (mm): | 16 | ¢ | | | |
| Chamfer di | stance (mm): | 0,508 | | | | | |
| | | | | | | | |

Donde primero vamos a seleccionar la capa TOP (color rojo) y GND, después de pulsar "Aceptar", tendremos que dibujar un polígono que contenga toda nuestra placa.



Procederemos de la misma forma con el la capa BOTTOM (color verde).



Ya solo nos queda hacer "click" con el botón derecho del ratón y seleccionar la opción "Fill or Refill all zones" o pulsar la tecla "B". Con ello, se rellenará el plano que acabamos de construir uniendo todos los pines de conectados a GND.





Antes de continuar con los siguientes pasos, tenemos que verificar que lo que hemos hecho cumple con las reglas de diseño y que no nos hemos dejado ninguna conexión por hacer. Ésto

lo vamos a hacer con la opción "Perform design rules check".

Al pulsar sobre el icono, se nos abre una ventana en la que tenemos que pulsar "Start DRC". Cuando pulsemos, el programa hará una serie de comprobaciones y al finalizar tendremos una ventana como la siguiente:

| Dire conc | rot . | | | |
|-------------------|----------------|----|--------------------------------|-----------------------|
| Options: | | | Messages: | |
| Clearance | By Netclass | | Pad clearances | |
| Min track width | 0,2 | mm | Track clearances Fill zones | Start DRC |
| Min via size | 0.4 | mm | Test zones | List Unconnected |
| Min uVia size | 0.2 | mm | Keepout areas Test texts | Delete All Markers |
| Create Report Fil | e | | Finished | Delete Current Marker |
| | |) | | |
| Error Messages: | | | | |
| Problems / Mark | ers Unconnecte | d | | |
| | | | | |
| | | | | |
| | | | | |
| | | | | |

Si todo está bien, la parte inferior de la ventana estará en blanco. En caso de que hayamos cometido algún error en la ventana "Problems" aparecerá y al hacer doble click sobre él, el programa nos llevará hasta el punto donde se ha producido. Lo mismo ocurre si nos hemos dejado alguna conexión sin hacer, solo que aparecerá en la ventana "Unconnected". Cuando en hayamos solucionado todos los errores que nos aparezcan tendremos todo lo necesario para generar los archivos "gerber" y mandar a fabricar nuestro PCB. En nuestro caso, antes de dar por finalizado el proceso de creación, vamos a añadir texto descriptivo que facilitará el montaje del PCB y su utilización, este texto recibe el nombre de silk.

Silks

El footprint de cada uno de los componentes está formado por diferentes partes:

- Drills a través de los que hacemos las conexiones.
- Parte gráfica, que indica cual es el tamaño del componente, es muy útil para hacernos una idea de lo que ocupan los componentes a la hora de situarlos.



Como se ve en el render de la placa, esa parte gráfica forma parte de nuestro diseño, es decir, cuando generemos los archivos gerber, va a aparecer en ellos, aunque ya no sea necesaria. Por este motivo, en primer lugar, vamos a borrar las gráficas de los componentes, que, una vez situados, no necesitamos. Para ello vamos a editar el footprint del componente situando el ratón encima del componente que queramos editar y pulsando la tecla "E" y a continuación seleccionamos la opción "Footprint Editor".

| Reference | | Change Footprint(s) | | | | |
|--|------|---|---------------------|-----------|--|--|
| D8 | Edit | Ecotorint Editor | | | | |
| | Edit | Abbellenter | Maura and D | | | |
| Board Side | | Normal | O Free | lace | | |
| Front | | Normal+Insert | Lock page | ds | | |
| 🔿 Back | | ⊖ Virtual | O Lock foo | otprint | | |
| Rotation 0.0 +90.0 | | Auto Place Rotate 90 degrees 0 | Rotate 180 | 0 degrees | | |
| •90.0 | | 0 10 0 | | | | |
| O 180.0 Other Rotation (in 0.1 degrees): | | Local Settings Pad connection to zones: Use zone setting | | | | |
| Position | | Dad clearances | | | | |
| X 180,23756 | mm | Pau clearance. | U | | | |
| Y 83,5 | mm | Solder mask clearance: | 0 | mm | | |
| Sheet path: | | Solder paste clearance: | -0 | mm | | |
| /593A67B1 | | Solder paste ratio clear | ance: -0,0000 | 000 % | | |
| Sheet path: /593A67B1 | | Solder paste clearance: Solder paste ratio clear | -0 ance: -0,0000 | m | | |

Una vez aquí, vamos a borrar todas las líneas menos la exterior situada en la capa F.Silks (Silks de la capa TOP)

Empezando un proyecto con KiCad

Sujeto a la licencia Reconocimiento-NoComercial-Compartirlgual 4.0 Internacional de Creative Commons



Además, también vamos a borrar tanto el nombre del componente como la referencia, para ello, situamos el ratón encima del texto y pulsamos la tecla "E". En el menú desplegable que saldrá, solo tenemos que seleccionar la opción "invisible" en la sección "Display".

| Reference: | D8 | Style | | |
|-----------------------------|-----------|--|--|--|
| Width (mm): | 1 | O Italic | | |
| Hei <mark>ght (</mark> mm): | 1 | Orientation | | |
| Thickness (mm): | 0,15 | HorizontaVertical | | |
| Offset X (mm): | 1,27 | | | |
| Offset Y (mm): | -3,96 | Display O Visible | | |
| Layer: | F.Silks ‡ | | | |

Para finalizar, vamos a seleccionar "Update footprint in current board" editor sin guardar los cambios.

y saldremos del

Repetiremos la misma operación con el resto de componentes.

Para la red de resistencias, vamos a borrar toda la parte gráfica además del nombre y la referencia. Y lo mismo con el conector.



El resultado que deseamos obtener es el siguiente:



Cuando tenemos la placa limpia de elementos que no necesitamos, vamos a crear el silk. Para crearlo existen varias opciones:

- Utilizando la herramienta de texto del PCBNew . Esta opción permite también añadir texto a en las capas de cobre, pero tiene varias limitaciones. Algunas de ellas son: El tipo de letra es por defecto, el texto en las capas de cobre queda delimitado por cuadrados...
- Crear un componente con el silk o el texto que queremos añadir de la misma forma que hicimos con la forma de la placa.

En nuestro caso, vamos a crear el silk y un pequeño texto en la capa de cobre para ponerlo como número de serie utilizando la segunda forma. Para ello, lo primero que vamos a hacer es exportar el PCB en formato SVG. File->Export SVG.

| Layers: | Technical Lavers | Print SVG options: | File option: |
|---|---|--|--------------------------|
| S F.Cu | B.Adhes | 0,1 | One file per laye |
| 👿 B.Cu | F.AdhesB.Paste | Print mode Oclor | All in one file Plot |
| | F.Paste Ø B.SilkS Ø F.SilkS Ø B.Mask Ø E.Mask | Black and white SVG Page Size Full page with frame ref Current page size Board area only | Close |
| | Dwgs.User Cmts.User Eco1.User Eco2.User Edge.Cuts Margin B.CrtYd F.CrtYd B.Fab F.Fab | Print board edges Print mirrored | |
| Messages: Plot: '/home/jose Plot: '/home/jose | ectory /nome/jose/esc /Escritorio/tutorial/silk /Escritorio/tutorial/silk | s/silk/tira_LEDs-brd.svg' OK. s/tira_LEDs-brd.svg' OK. | |

A continuación, vamos a modificar el archivo SVG generado, añadiendo el número correspondiente a cada LED en el conector, y a que pin corresponde el GND.



Una vez lo tengamos, vamos a quedarnos solo con el texto que hemos añadido, lo convertimos a trayecto, de la misma forma que lo hicimos cuando creamos el borde de placa y lo vamos a situar en una capa llamada "SilkS" y generamos el componente utilizando el script.

| | | GN | D | | | | GND | 5 | 2 | Edge.Cuts |
|-------|---|----|---|---|---|---|-----|---|---|-----------|
| GND 1 | 2 | 3 | 4 | 5 | 6 | 7 | 8 | | | |

De la misma forma, vamos a crear un componente que sea un texto en la capa de cobre. Para ello, vamos a crear en Inkscape el texto "abierto.cc" y lo vamos a situar en una capa llamada "Cu".

| | 생 권 Cu |
|------------|---------------|
| shiarta cc | କ ₫ silks |
| | 육 ⓓ Edge.Cuts |
| | |

Una vez los hayamos creado, los importamos a PCBNew y los añadimos a la placa.



Al crear el componente sobre la capa de cobre obtenemos el siguiente resultado:



Donde podemos observar que el plano se ajusta al texto. El resultado final de la placa es:



Archivos Gerber

Los archivos Gerber son los archivos que el fabricante de PCB necesita para fabricarlo. Antes de generarlos, vamos a crear una carpeta en la carpeta contenedora de nuestro proyecto, de nombre "gerber".

A continuación vamos a File -> Plot.

En la ventana que se nos abre vamos a seleccionar las siguientes opciones:

| lot format: | Output directory: | | | | | |
|--|---|--|--|--|--|--|
| Gerber 🔻 | gerber | | Browse | | | |
| Layers | Options | | | | | |
| V F.Cu B.Adhes F.Adhes F.Adhes F.Paste F.Paste V B.SilkS V F.SilkS V B.Mask | Plot sheet reference on all layers Plot pads on silkscreen Plot footprint values Plot footprint references Force plotting of invisible values/refer Do not tent vias Exclude PCB edge layer from other lay Mirrored plot Negative plot | Dri Ne Sca Plo rers Fil Def 0,1 | Il marks: one ~ ling: t mode: led ~ fault line width ("): 006 | | | |
| Cmts.User Ecol.User Eco2.User Eco2.User Edge.Cuts Margin B.CrtYd F.CrtYd B.Fab F.Fab | Current solder mask settings: Solder mask clearance: 0.003937007874 Solder mask min width: 0 * Gerber Options V Use Protel filename extensions Include extended attributes Subtract soldermask from silkscreen | Current solder mask settings: Solder mask clearance: 0.003937007874 " Solder mask min width: 0 " Gerber Options Use Protel filename extensions Include extended attributes Subtract soldermask from silkscreen 4.5 (unit mm) 4.6 (unit mm) | | | | |
| Messages: | | | | | | |
| Plot file < D:\W/ Plot file < D:\W/ created | orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre orkspace\KiCad\proj\ESP-Breakout\gerber\ESP-Bre | akout-F_Cu. akout-B_Cu akout-B_Silk akout-F_Silk akout-F_Ma akout-F_Ma akout-Edge | gtl> created .gbl> created .gbo> created .gto> c | | | |

Cuando tengamos esta configuración pulsamos "Plot", con esto se generarán los archivos correspondientes a las capas de cobre y silks. Solo nos queda generar el archivo con los taladros. Para generarlo, pulsamos la opción "Generate Drill File" y configuramos la ventana que se abre de la siguiente manera.

| gerber Brown Drill Units: Drill Map File Format: Info: Millimeters HPGL Default Vias Drill: Drill Map Inches Gerber Default Vias Drill: Drill Map Decimal format DXF Micro Vias Drill: Map Decimal format SVG PDF Holes Count: Plated Pads: 10 Suppress trailing zeros Drill File Options: Mirror y axis Plated Pads: 0 Through Vias: 53 Micro Vias 0 Mirror y axis Mirror Vias: 0 Buried Vias: 0 Buried Vias: 0 Messages: Messages: Messages: Messages: Messages Messages | Output directory: | | | |
|--|-------------------------|-------------------------------------|------------------------|-------------|
| Drill Units: Drill Map File Format: Info: Millimeters HPGL Default Vias Drill: Inches PostScript Default Vias Drill: O Decimal format DXF Micro Vias Drill: Suppress leading zeros PDF Holes Count: Suppress trailing zeros Drill File Options: Mirror y axis Minimal header Minimal header Plated Pads: 0 Through Vias: 03 Drill Origin: Micro Vias: 0 Merge PTH and NPTH holes into one file Buried Vias: 0 Messages: Messages: | gerber | | | Browse |
| Millimeters HPGL Default Vias Drill: Drill I Inches PostScript Map Gerber DXF Micro Vias Drill: Map Decimal format SVG PDF Holes Count: Plated Pads: 10 Suppress trailing zeros Mirror y axis Pill File Options: Plated Pads: 0 Through Vias: 53 Micro Vias Orill: Werge PTH and NPTH holes into one file Buried Vias: 0 Buried Vias: 0 Messages: Messages: Messages: Messages Messages | Drill Units: | Drill Map File Format: | Info: | |
| Inches Image: Construct to the second se | O Millimeters | HPGL | Default Vias Drill: | Drill File |
| Caros Format Gerber Micro Vias Drill: Report D Decimal format SVG Use Netclasses values Clos Suppress leading zeros DPF Holes Count: Plated Pads: 10 Not Plated Pads: 0 Mirror y axis Nicro Vias: 0 Not Plated Pads: 0 Precision Merge PTH and NPTH holes into one file Buried Vias: 0 Buried Vias: 0 Drill Origin: Absolute Auxiliary axis Mirror Vias: 0 | Inches | PostScript | Use Netclasses values | L. Fil |
| 2ctors rotinat DXF DxF SVG Suppress leading zeros PDF Drill File Options: Mirror y axis Precision Minimal header Micro Vias: 0 Buried Vias: 0 Buried Vias: 0 Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Micro Vias: 0 Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 | Zeros Format | 🔘 Gerber | Micro Vias Drill: | Map File |
| Suppress leading zeros SvG OPF Suppress trailing zeros Drill File Options: Plated Pads: 10 Mirror y axis Mirror y axis Through Vias: 53 Micro Vias: 0 Buried Vias: 0 Drill Origin: Absolute Auxiliary axis Auxiliary axis | Desimal format | © DXF | Lise Netclasses values | Report File |
| Suppress reading zeros pDF Holes Count: Neep zeros Drill File Options: Plated Pads: 10 Not Plated Pads: 0 Mirror y axis Minimal header Minimal header Micro Vias: 0 Merge PTH and NPTH holes into one file Micro Vias: 0 Buried Vias: 0 Mill Origin: Absolute Auxiliary axis | Suppress leading zeros | © SVG | Ose Necciosses voldes | |
| Mirror y axis Plated Pads: 10 Mirror y axis Not Plated Pads: 0 Through Vias: 53 Micro Vias: 0 Mirror y axis Micro Vias: 0 Mirror y axis Micro Vias: 0 Mirror y axis Micro Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Buried Vias: 0 Messages: Micro Vias: 0 | Suppress trailing zeros | O PDF | Holes Count: | Close |
| Messages: | Keep zeros | Drill File Options: | Plated Pads: 10 | |
| Minimal header Minimal header Minimal header Micro Vias: 03 Micro Vias: 0 Buried Vias: 0 Buried Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Buried Vias: 0 Micro Vias: 0 Buried Vias: 0 | | Mirror y axis | Not Plated Pads: 0 | |
| Absolute Auxiliary axis | recision | Minimal header | Micro Vias: 0 | |
| Drill Origin: C Absolute Auxiliary axis Messages: | 2:4 | Mager in and Ne in dies into one me | Buried Vias: 0 | |
| C Absolute | | Drill Origin: | | |
| Auxiliary axis Messages: | | C Absolute | | |
| Vessages: | | Auxiliary axis | | |
| | Messages: | | | |
| | | | | |
| | | | | |
| | | | | |

Cuando tengamos la configuración adecuada, presionamos Drill File y generaremos el archivo de taladros que necesitamos.

Este es el último paso a realizar para fabricar nuestra placa PCB, mandando los archivos Gerber que acabamos de generar al fabricante, éste tiene todo lo necesario para faricar el PCB.

En el programa GerbView, podemos comprobar que los archivos Gerber han sido bien generados.

¡Enhorabuena!

Ya has fabricado tu propio PCB.